

○ 機能仕様

音源方式 : 複音加算方式

発音チャンネル = 16 Channel (※ AM Mode 1 Tone = 2 Channel Use)

音色波形 : (1) 波形一周期ワード数 (256ワード [=17ブロック] 単位) 任意指定
 (2) PCMスタートポイント (各バンク中・7ブロック単位) 任意指定
 (3) PCMルビックスタートポイント (各バンク中・7ブロック単位) 任意指定
 (4) PCMルビックエンドポイント (各バンク中・7ブロック単位) 任意指定
 (5) 波形バンク (2567ブロック [=1バンク] 単位・max256バンク) 任意指定
 (6) 波形アドレス4ビット補間機能
 (7) 位相合せ (フリット) 機能
 (8) 外部波形メモリデータ直接書き込み・読み出し機能

変調モード : (1) AM変調モード (デプス任意指定)
 (2) AMリセットモード (AM変調+変調周期フリット)
 (3) 波形ノイズ変調モード (操作ビット任意指定)
 (4) M系列シフトレジスタランダムノイズ発生回路 (パターン・クロック各4種類選択)

エンベロープ : (1) アタックレベル・ディケイレベル任意設定

(2) アタックスปีト・ディケイスปีト任意設定

ステレオポイント : 16 Channel 毎に [R<-->L] 間の任意定位レベル (255ステップ) 設定

○ システム仕様

System Clock = 8.00MHz (Ext.X'tal=16.00MHz)

1 Slot = 250ns

1 Channel = 1.00μs

Sampling Clock (for DCQ) = 62.5kHz

(for DEG) = 7.8kHz

Cut Off = 15.00kHz

D/A出力 = 16bit・2系列 ([R+L]・[R-L]:外部でステレオ化)

レベル出力 : ハーフラウン製 PCM55 対応

シリアル出力 : ハーフラウン製 PCM60 対応

2's Compliment / Linear の両フォーマットに対応

2チップモード : 2チップ使用時に外部メモリ・レベルDACを共用可能

外部波形メモリ = max 16MByte (データ幅8ビット:256バンク*256PCM7ブロック*256ワード)

1チップ プラスチック フラットパッケージ 100ピン

☆ FPGA の階層構造

